

映像・メディア処理, アナログ・デジタル LSI 設計

ES1 集積回路情報研究室

2E-406, 2E-407

沼 昌宏 黒木修隆

■ 研究内容

スマートフォン、液晶テレビ、デジタルカメラなど、私たちの身の周りには便利な電子機器が溢れています。それらの発展を支えているのが電気電子工学です。本研究室は中でも特に映像・メディア処理、およびアナログ・デジタル LSI（大規模集積回路）設計に関する研究を行っています。例えば、次世代のテレビやスマートフォン

には、

- 明るく薄い超高解像ディスプレイ
- 小型で低消費電力の LSI
- 映像処理・音声処理能力

が要求されます。本研究室はこれらの高性能化に向けて新しい技術の開発に取り組んでいます。

