

電気三学会関西支部，電気電子工学専攻*共催

学生のための講演会

日時： 11 月 22 日(月)17:00～18:30

場所： オンライン開催 (Zoom)

演題： **高エネルギー効率コンピューティング
を実現するビアスイッチ FPGA**



講師： **橋本 昌宜 先生**

京都大学大学院情報学研究科 教授

<https://sites.google.com/view/masanorihashimoto/>

概要： 我々は，従来 FPGA の性能ボトルネックである SRAM 型スイッチを，不揮発性メモリの一種であるビアスイッチで置換した FPGA の開発に取り組んできた。本講演では，ビアスイッチによる実装密度やエネルギー効率の向上，AI アプリケーションに適した FPGA アーキテクチャについて概説し，ビアスイッチ FPGA が AI アプリケーションのプラットフォームに適していることを説明する。

申込： 学生(会員および非会員)，電気三学会会員，神戸大学教職員の方は参加可能です。参加希望の方は，次のサイトから 11/15(月)までに事前登録をお願いします。なお，神戸大学学生の皆さんは，学籍番号を含むメールアドレスで登録願います。

<https://bit.ly/3mhy3Uq>

(<https://kobe-u-ac-jp.zoom.us/meeting/register/tZwpdeutpzMiE9NI9zPAJhGNHGXeRXqyy3CP>)

連絡先： *神戸大学大学院工学研究科電気電子工学専攻 沼，松本

E-mail: lect-fpga@gsuite.kobe-u.ac.jp